

Corso di Laurea in Informatica
Architettura degli Elaboratori
AA 2008/2009

DATA	ARGOMENTO
------	-----------

1	<i>29/9/2008</i>	introduzione, livelli
2	<i>1/10/2008</i>	struttura, funzione, organizzazione
3	<i>6/10/2008</i>	rappresentazione, esecuzione
4	<i>8/10/2008</i>	allineamento, isa
5	<i>13/10/2008</i>	mips
6	<i>15/10/2008</i>	mips
7	<i>20/10/2008</i>	mips
8	<i>22/10/2008</i>	mips
9	<i>27/10/2008</i>	mips
10	<i>29/10/2008</i>	mips
11	<i>3/11/2008</i>	mips
12	<i>5/11/2008</i>	microarchitettura
13	<i>10/11/2008</i>	microarchitettura
14	<i>12/11/2008</i>	microarchitettura
15	<i>17/11/2008</i>	prova valutazione intermedia
16	<i>19/11/2008</i>	microarchitettura
17	<i>24/11/2008</i>	microarchitettura
18	<i>26/11/2008</i>	cache
19	<i>1/12/2008</i>	ram, dischi
20	<i>3/12/2008</i>	gerarchie di memoria, I/O
21	<i>10/12/2008</i>	cpu, ram, cache, bus
22	<i>15/12/2008</i>	prova valutazione intermedia