

Corso di Laurea in Informatica  
**Architettura degli Elaboratori**  
AA 2006/2007

CALENDARIO LEZIONI

DATA	ARGOMENTO
------	-----------

1	<i>02/10/2005</i>	introduzione, livelli
2	<i>04/10/2005</i>	struttura, funzione, organizzazione
3	<i>09/10/2005</i>	rappresentazione, esecuzione
4	<i>11/10/2005</i>	allineamento, isa
5	<i>16/10/2005</i>	mips
6	<i>18/10/2005</i>	mips
7	<i>23/10/2005</i>	mips
8	<i>25/10/2005</i>	mips
9	<i>06/11/2005</i>	mips
10	<i>08/11/2005</i>	microarchitettura
11	<i>13/11/2005</i>	microarchitettura
12	<i>15/11/2005</i>	microarchitettura
13	<i>18/11/2005</i>	prova valutazione intermedia
14	<i>20/11/2005</i>	microarchitettura
15	<i>22/11/2005</i>	microarchitettura
16	<i>27/11/2005</i>	cache
17	<i>29/11/2005</i>	interruzioni, dma
18	<i>04/12/2005</i>	ram, dischi, gerarchie di memoria
19	<i>06/12/2005</i>	I/O
20	<i>11/12/2005</i>	cpu, ram, cache, bus
21	<i>13/12/2005</i>	prova valutazione intermedia