

Corso di Laurea in Informatica
Architettura degli Elaboratori
AA 2002/2003

CALENDARIO LEZIONI

DATA	ARGOMENTO
------	-----------

1	16/10/2002	Livelli, macchine virtuali e struttura degli elaboratori
2	23/10/2002	Bus: caratteristiche principali ed esempi
3	25/10/2002	Processori: caratteristiche principali ed esempi
4	06/11/2002	Memoria principale, cache
5	08/11/2002	Memoria secondaria, gerarchie di memoria
6	13/11/2002	Porte logiche e algebra booleana
7	15/11/2002	Circuiti combinatori e aritmetici, clock, memoria
8	27/11/2002	Info valutazione, bus
9	29/11/2002	Interrupt, DMA
10	04/12/2002	I/O
11	06/12/2002	Data path
12	11/12/2002	Prova di valutazione
13	13/12/2002	Data path e microistruzioni
14	18/12/2002	Control store e porte high bit, OR, sincronizzazione
15	20/12/2002	Micro assembly
16	08/01/2003	ISA IJVM
17	10/01/2003	Microprogramma
18	15/01/2003	Terzo bus e IFU
19	17/01/2003	Pipeline, predizione di salto, eseg. fuori ordine e speculativa
20	22/01/2003	Cache, istruzioni ISA: tipi, registri, dati, indirizzamento
21	24/01/2003	Formati istruzioni, assemblaggio, collegamento e caricamento